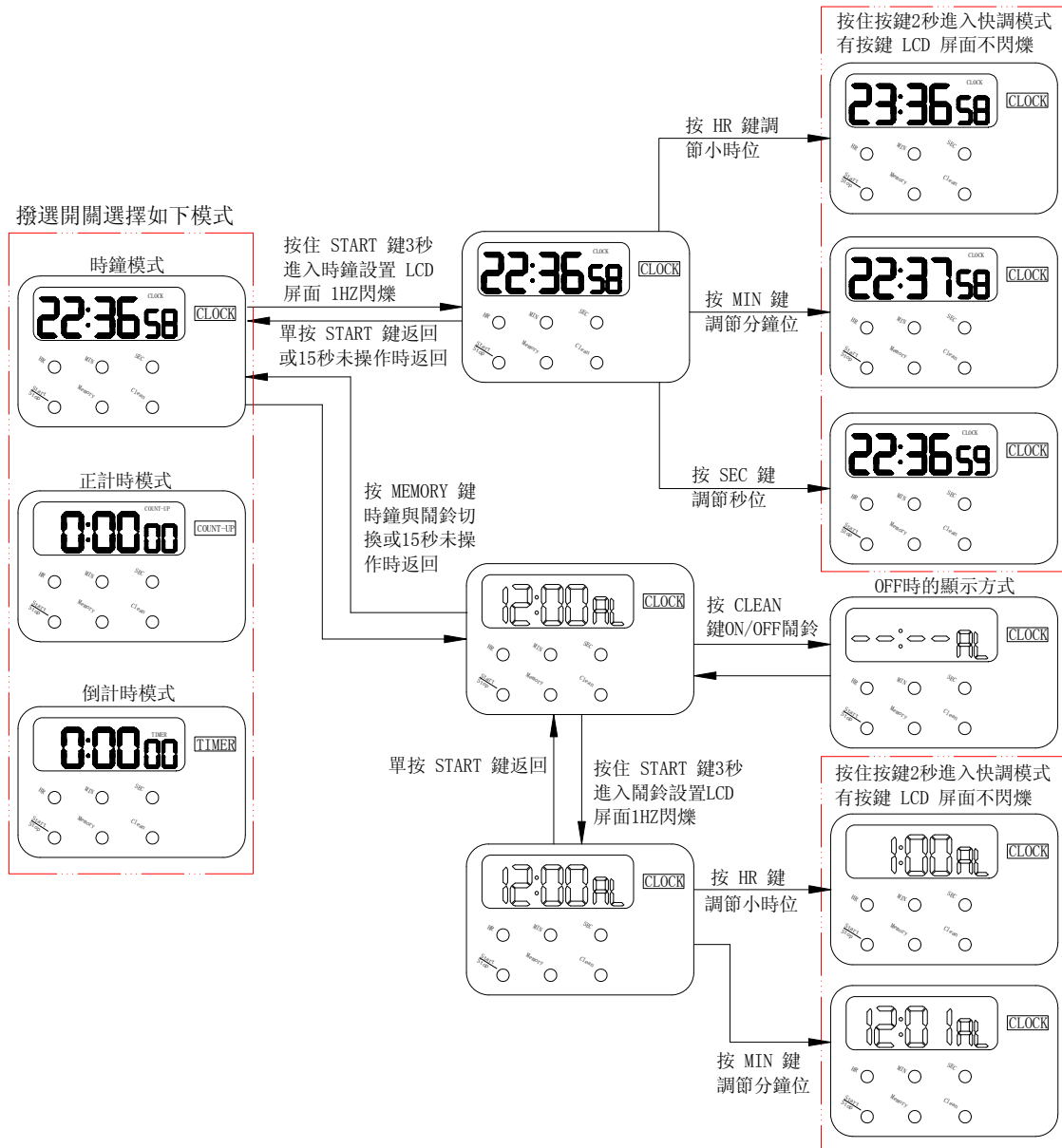


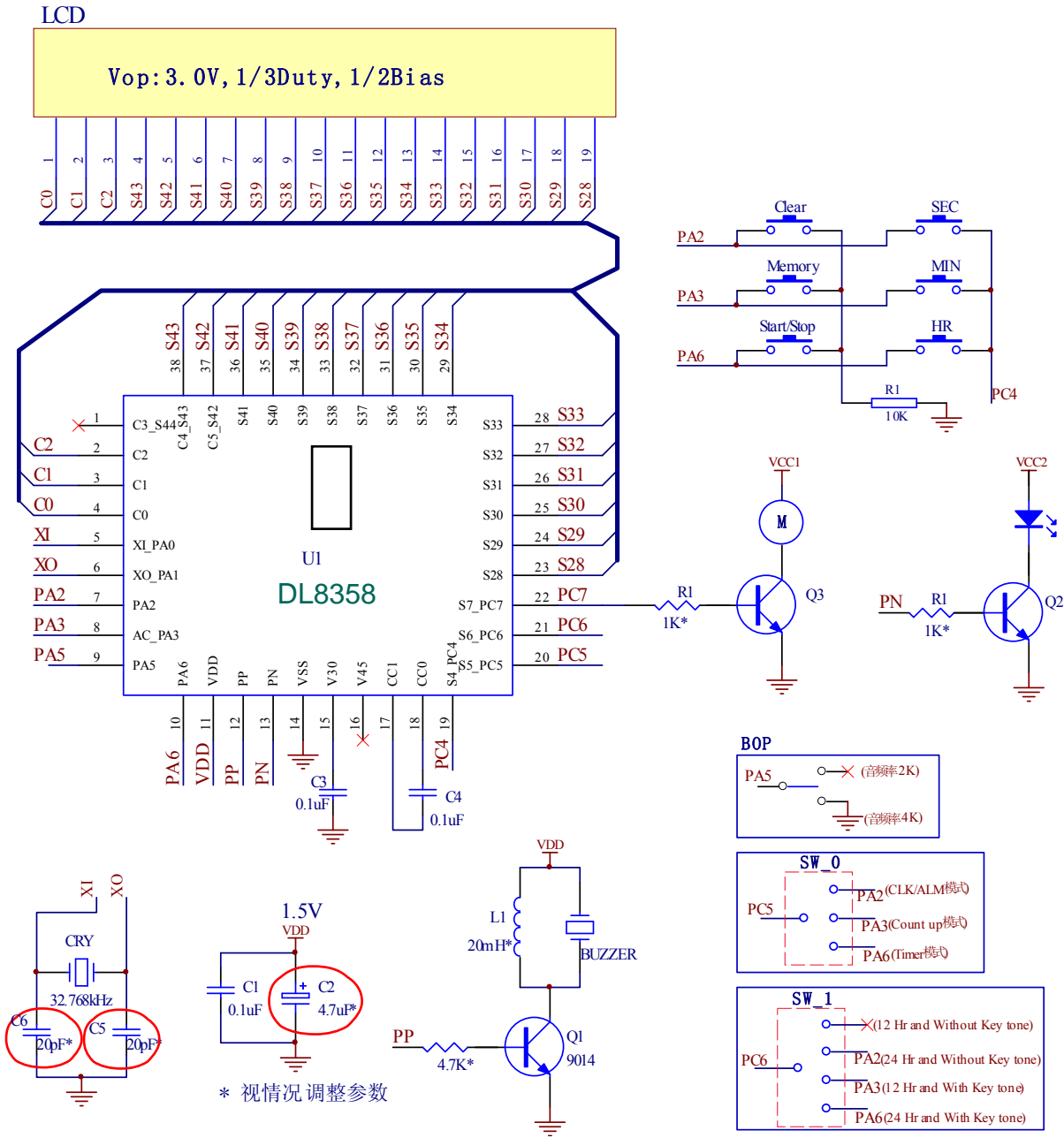
## 功能特性：

- 1、可通過用戶設置來選擇 12 或 24 小時制顯示。
- 2、有一個鬧鈴，響鬧為 60 秒。
- 3、有一個倒計時，計時上限為 23 小時 59 分 59 秒, 倒計時響鬧 60 秒。
- 4、有一個正計時，計時上限為 23 小時 59 分 59 秒。
- 5、可選有按鍵音 / 沒有按鍵音。
- 6、開機時間 AM 12:00；開機鬧鈴 AM 12:00；鬧鈴、正計時和倒計時都關閉。
- 7、可以存儲記時器的設定值。
- 8、倒計時和鬧鈴響鬧1分鐘，同時帶馬達輸出20秒
- 9、當按下 START/STOP 鍵時，會帶背光點亮功能，亮 5 秒後停止。
- 10、音頻率 (BOP1) 可選 2KHz / 4KHz。

## 操作流程如下圖：



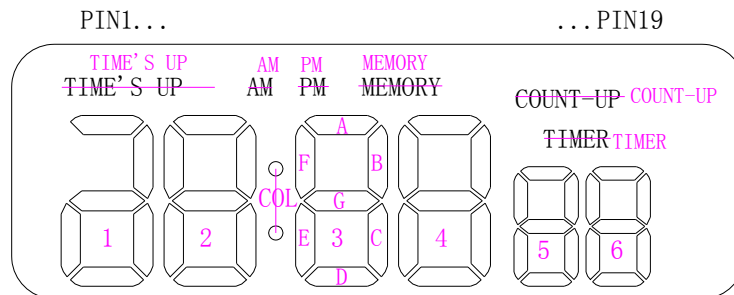
線路圖如下:



- 1, 通过调配石英PP值达到走时精准, 可省掉C5和C6电容;
- 2, C2电容可根据实际情况省去。

图中元件参数仅供参考, 需根据实物进行调整。

## LCD 圖：



名稱	描述
TIME'S UP	表示倒時到零後開始正計時標志
AM	表示上午標志
PM	表示下午標志
MEMORY	表示計憶時間
COUNT-UP	表示正計時模式
TIMER	表示倒計時模式
COL	表示冒號

## LCD 表格：

PIN	SIG	C3	C2	C1
1	C0			C0
2	C1		C1	
3	C2	C2		
4	S43		2D	1B
5	S42	2E	2C	1C
6	S41	2F	2G	1AGDE
7	S40	2A	2B	PM
8	S39	COL	3D	AM
9	S38	3E	3C	TIME'S UP
10	S37	3F	3G	COUNT-UP
11	S36	3A	3B	TIMER
12	S35	MEMORY	4D	CLOCK
13	S34	4E	4C	6B
14	S33	4F	4G	6C
15	S32	4A	4B	6D
16	S31		5D	6E
17	S30	5E	5C	6G
18	S29	5F	5G	6F
19	S28	5A	5B	6A

LCD format: 1/2 bias, 1/3 duty, V<sub>lcd</sub> = 3V.

## 注意事項：

1. 以上資料如有更新，將不另行通知，請用戶在使用前先確認手中的資料是否為最新版本。
2. 對於錯誤或不恰當操作所導致的後果，我公司將不承擔任何責任。

## Pads Assignment:

#	Name	X	Y	#	Name	X	Y	#	Name	X	Y
1	C3_S44	-639.00	468.50	16	V45	172.50	-468.50	31	S36	287.50	468.50
2	C2	-639.00	345.00	17	CC1	287.50	-468.50	32	S37	172.50	468.50
3	C1	-639.00	230.00	18	CC0	402.50	-468.50	33	S38	57.50	468.50
4	C0	-639.00	115.00	19	S4_PC4	517.50	-468.50	34	S39	-57.50	468.50
5	XI_PA0	-639.00	0.00	20	S5_PC5	639.00	-468.50	35	S40	-172.50	468.50
6	XO_PA1	-639.00	-115.00	21	S6_PC6_EL0	639.00	-345.00	36	S41	-287.50	468.50
7	PA2	-639.00	-230.00	22	S7_PC7_EL1	639.00	-230.00	37	C5_S42	-402.50	468.50
8	AC_PA3	-639.00	-345.00	23	S28	639.00	-115.00	38	C4_S43	-517.50	468.50
9	PA5	-639.00	-468.50	24	S29	639.00	0.00				
10	T1CKI_PA6	-517.50	-468.50	25	S30	639.00	115.00				
11	VDD	-402.50	-468.50	26	S31	639.00	230.00				
12	PP_PB2	-287.50	-468.50	27	S32	639.00	345.00				
13	PN_PB3	-172.50	-468.50	28	S33	639.00	468.50				
14	VSS	-57.50	-468.50	29	S34	517.50	468.50				
15	V30	57.50	-468.50	30	S35	402.50	468.50				

\*The IC substrate should be connected to Vss in the PCB layout artwork.

